



دانشگاه سبزگان

دانشگاه مهندسی

گروه برق

پایان نامه کارشناسی

گرایش: الکترونیک

عنوان: خود آموز استودیو کدنگار **TMS320C6000**

استاد راهنما: دکتر اصغر طاهری

تاریخ دفاعیه: خرداد ۹۱

۱ نگاه کلی به استودیو کدننگار

۱.۱ توسعه استودیو کدننگار

۱.۲ ابزارهای تولید کد

۱.۳ استودیو کدننگار به همراه IDE

۱.۳.۱ ویژگی تصحیح کد

۱.۳.۲ ویژگی تولید و ساخت برنامه کاربردی

۱.۳.۳ ویژگی عیب‌یابی

۱.۴ اتصالات DSP/Bios

۱.۵ نمونه سازی سخت‌افزاری و تبادل اطلاعات بلادرنگ

۱.۶ اتصالات ثالثیه

۱.۷ متغیرها و فایل‌های کدننگار

۱.۷.۱ پوشه‌های نصب

۱.۷.۲ پسوند فایل‌ها

۱.۷.۳ متغیرهای محیطی

۱.۷.۴ توسعه محیط DSP

۲ ساخت یک برنامه ساده

۲.۱ تولید یک پروژه جدید

۲.۲ بازیابی کد

۲.۳ مرور کد

۲.۴ ساخت و اجرای برنامه

۲.۵ تغییرات گزینه‌های برنامه و تصحیح خطاهای دستوری

۲.۶ استفاده از نقطه شکست‌ها و پنجره‌های نظارتی

۲.۷ استفاده از پنجره نظارتی با ساختارها

۲.۸ زمان بندی اجرای کد برنامه

۲.۹ مثال‌های اضافه

۳ ایجاد یک برنامه DSP/Bios

۳.۱	تولید یک فایل پیکر بندی
۳.۲	اضافه نمودن فایل های DSP/Bios به یک پروژه
۳.۳	آزمایش توسط استودیو کدننگار
۳.۴	زمان بندی اجرای کد DSP/Bios
۳.۵	مثال های اضافه
۴	آزمایش الگوریتم و داده در یک فایل
۴.۱	گشایش و امتحان پروژه
۴.۲	گشایش و امتحان پروژه
۴.۳	مشاهده سورس کد
۴.۴	اضافه نمودن نقطه جستجو برای یک فایل I/O
۴.۵	نمایش گراف ها
۴.۶	پویا نمایی گراف ها و برنامه ها
۴.۷	تنظیمات بهره
۴.۸	مشاهده متغیر های خارج از اسکوپ
۴.۹	استفاده از یک فایل GEL
۴.۱۰	تنظیم و فرم دهی بار در حال پردازش
۴.۱۱	مثال های بیشتر
۵	عیب یابی رفتار برنامه
۵.۱	گشایش و امتحان پروژه
۵.۲	مشاهده سورس کد
۵.۳	اصلاح فایل پیکربندی
۵.۴	مشاهده اجرای رشته ای توسط گراف اجرایی
۵.۵	تغییر و مشاهده بار
۵.۶	آنالیز آمار و ارقام رشته ای
۵.۷	اضافه کردن تجهیزات صریح STS
۵.۸	مشاهده تجهیزات صریح

دانشگاه زنجان و انستیتو فهرست	۵.۹	مثال های اضافی
دانشگاه زنجان و انستیتو فهرست	۶	آنالیز رفتار های بلادرنگ
دانشگاه زنجان و انستیتو فهرست	۶.۱	گشایش و امتحان پروژه
دانشگاه زنجان و انستیتو فهرست	۶.۲	اصلاح فایل پیکربندی
دانشگاه زنجان و انستیتو فهرست	۶.۳	مشاهده تغییرات سورس کد
دانشگاه زنجان و انستیتو فهرست	۶.۴	استفاده از کنترل RTDX برای تغییر بار در زمان اجرا
دانشگاه زنجان و انستیتو فهرست	۶.۵	تصحیح اولویت وقفه سخت افزاری
دانشگاه زنجان و انستیتو فهرست	۶.۶	مثال های بیشتر
دانشگاه زنجان و انستیتو فهرست	۷	اتصال ابزار های I/O
دانشگاه زنجان و انستیتو فهرست	۷.۱	گشایش و آزمایش پروژه
دانشگاه زنجان و انستیتو فهرست	۷.۲	مشاهده سورس کد C
دانشگاه زنجان و انستیتو فهرست	۷.۳	مشاهده برنامه کاربردی Signalprog.exe
دانشگاه زنجان و انستیتو فهرست	۷.۴	اجرای برنامه
دانشگاه زنجان و انستیتو فهرست	۷.۵	اصلاح سورس کد برای استفاده از کانال های میزبان و لوله ها
دانشگاه زنجان و انستیتو فهرست	۷.۶	چندی در مورد کانال های میزبان و لوله ها
دانشگاه زنجان و انستیتو فهرست	۷.۷	اضافه نمودن کانال ها و SWI به فایل پیکربندی
دانشگاه زنجان و انستیتو فهرست	۷.۸	اجرای برنامه اصلاح شده
دانشگاه زنجان و انستیتو فهرست	۷.۹	مثال های بیشتر

مقدمه:

استودیو کدننگار توسعه فرآیند برنامه‌نویسی برای برنامه‌های کاربردی پردازش سیگنال‌های جاسازی شده و بلادرنگ را تولید و تسهیل می‌نماید. استودیو کدننگار توانایی‌های کدننگار IDE که شامل آگاهی کامل برد هدف از DSP توسط میزبان و گسترش آنلیزهای بلادرنگ است، می‌باشد.

این خود آموز با فرض اینکه شما، کدننگار شامل ابزارهای تولید کد TMS320C6000 به همراه APIها و اتصالات برای DSP/Bios و RTDX می‌باشد دارا هستید، تهیه و تولید شده است. این خودآموز همچنین فرض می‌کند که شما برد مرجع را که شامل ابزار DSP است در رایانه خود نصب نموده اید.

اگر از شبیه ساز DSP به جای برد استفاده می‌کنید شما محدود به گام‌های موجود در قسمت دوم و چهارم هستید.

این خودآموز برخی از نکات کلیدی را معرفی می‌کند. و هدف یک توضیح کلی و فراگیر از هر ویژگی نمی‌باشد. و منظور آن آماده‌سازی شما برای توسعه DSP در استودیو کدننگار می‌باشد.

قراردادهای نوشتاری:

هسته‌ی TMS320C6000 به عنوان C6000 خوانده می‌شود.

کدننگار فایل‌هایی با پسوند .s62 و .h62. تولید می‌کند که می‌تواند در TMS320c6201 و TMS320C6701 استفاده شوند. DSP/Bios از دستورات شناور که توسط TMS320C6701 پشتیبانی می‌شود، استفاده نمی‌کند.

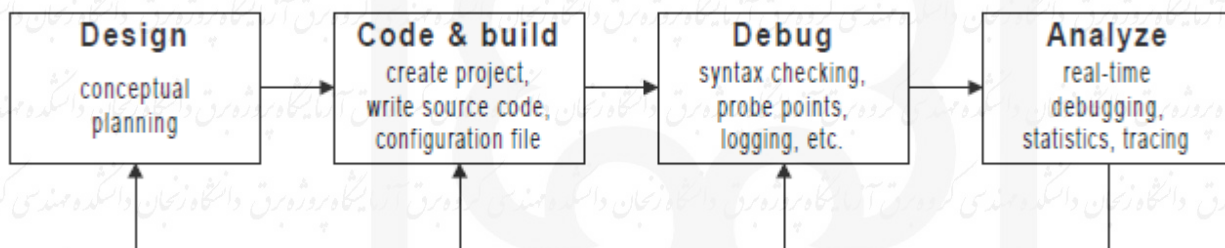
براکت‌ها یک پارامتر نوشتاری را مشخص می‌کنند. اگر شما یک پارامتر اختیاری را انتخاب کنید، می‌توانید اطلاعات را داخل براکت مشخص نمایید. تا وقتی که براکت‌ها بولد نشده‌اند اطلاعات وارد ننمایید.

نگاه کلی به استودیو کدنگار

این قسمت یک نمای کلی از فرآیند توسعه نرم افزاری، اجرای کدنگار، فایل‌ها و متغیرهای استفاده شده در این قسمت می‌باشد. استودیو کدنگار فرآیند توسعه برای برنامه‌نویسانی که کار تولید و آزمایش برنامه‌های پردازش سیگنال بلادرنگ و جاسازی شده را بر عهده دارند، سرعت و تسهیل می‌بخشد. این برنامه ابزارهایی برای پیکربندی، ساخت، عیب‌یابی، دنباله‌روی و آنالیز برنامه‌ها را تامین می‌کند.

۱.۱ توسعه استودیو کدنگار

استودیو کدنگار ابزارهای پایه‌ی تولید کد با یک سری از توانایی‌های آنالیز بلادرنگ و عیب‌یابی را فراهم می‌کند. استودیو کدنگار تمام فازهای سیکل را پشتیبانی می‌کند.



به منظور استفاده از این خودآموز بایستی کارهای زیر را انجام دهید:

نصب برد هدف و درایور نرم افزار: نکات نصب به همراه برد را دنبال کنید و اگر از یک شبیه‌ساز یا بردی که درایور آن توسط این محصول تامین شده است استفاده می‌کنید، می‌توانید به گام‌های راهنمایی نصب این محصول مراجعه نمایید.

نصب استودیو کدنگار: راهنمایی‌های نصب را دنبال کنید و اگر از شبیه‌ساز کدنگار و ابزارهای تولید کد TMS320C6000 استفاده می‌کنید از گام دوم در بخش ۲ و ۴ اقدام نمایید.

نصب و اجرای کدنگار: برنامه‌ی نصب شده اجازه‌ی استفاده از درایور نصب شده روی برد مرجع را می‌دهد.

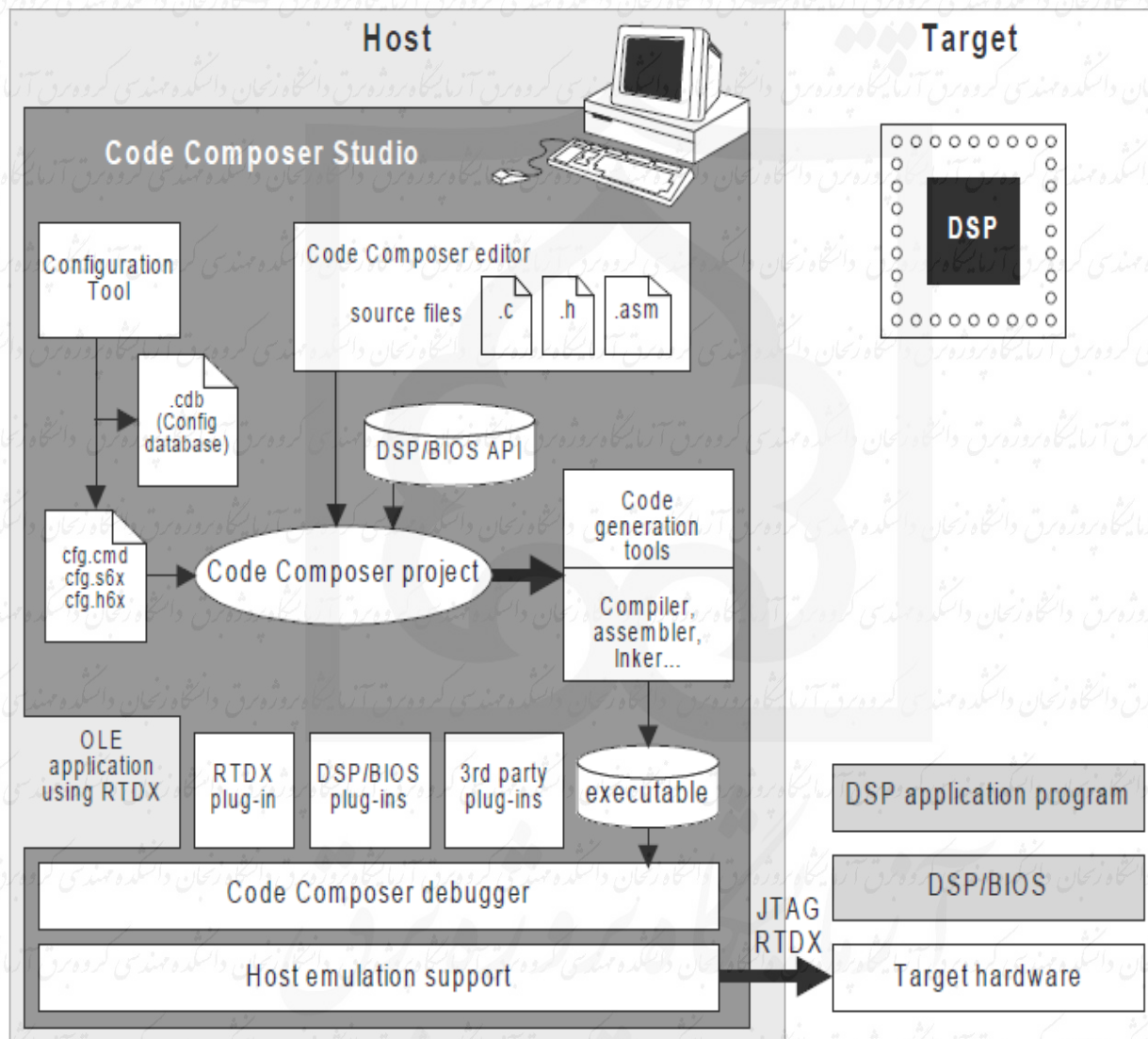
کدنگار شامل اجزای زیر می باشد:

اجرای تولید کد TMS320C6000.

IDE کدنگار اتصالات DSP/Bios و API

اتصالات RTDX، رابط میزبان و API

اتصالات همانند شکل زیر کار می کنند:



۱-۲ ابزارهای تولید کد:

ابزارهای تولید کد، توسعه کدننگار را فراهم می‌آورد. شکل صفحه بعد یک جریان پیشرفت نمونه را نشان می‌دهد. مهم‌ترین راه‌های توسعه نرم‌افزاری برای برنامه‌های به زبان C سایه خورده‌اند. قسمت‌های دیگر انتخابی و به منظور تسهیل فرآیند تولید می‌باشند.

لیست زیر ابزارهای شکل را نشان می‌دهند:

C Compiler: سورس کد C را قبول کرده و سورس کد اسمبلی تولید می‌کند.

Assembler: کد اسمبلی را به زبان ماشین ترجمه می‌کند. زبان ماشین به فرمت COFF می‌باشد.

Assembly Optimizer: به شما اجازه می‌دهد نگارش کد اسمبلی خطی بدون درگیری و نگرانی در مورد ساختار لوله یا انتخاب ثبات‌ها را می‌دهد. این بخش ثبات‌ها را نصب کرده و بهینه‌سازی حلقه

ای برای تبدیل اسمبلی خطی به اسمبلی کاملاً موازی که از خط لوله نرم‌افزار بهره می‌برد، استفاده می‌کند.

Linker: این بخش فایل‌های موضوعی را با یک ماژول اجرایی تلفیق می‌کند.

همگام با تولید ماژول اجرایی عملیات جابجایی و رفع مراجع خارجی نیز انجام می‌شود.

ورودی لینکر فایل‌های موضوعی COFF قابل جابجا شدن و کتابخانه‌های موضوعی می‌باشد.

Achiever: به شما اجازه تجمیع گروهی از فایل‌ها به یک آرشیو تکی را می‌دهد که کتابخانه

نامیده می‌شود. همچنین اجازه تصحیح کتابخانه به منظور پاک کردن، جابجایی، استخراج و یا اضافه کردن اعضا را فراهم آورده است.

Library-Built Utility: شما می‌توانید از این بخش برای تولید کتابخانه‌های خود استفاده

کنید.

Run-Time-Support Library: حاوی توابع استاندارد ANSI، توابع ریاضی نقطه شناور و

توابع I/O که توسط کامپایلر C پشتیبانی می‌شود، می‌باشد.

Hex-Conversion Utility: یک فایل موضوعی COFF را به فرمت TI-tagged

ASCII-hex، Intel، Motorola-s، Tektronix تبدیل می‌کند. شما می‌توانید فایل تبدیل

شده را به یک برنامه‌نویس EPROM بارگزاری کنید.

Cross-Reference Lister: از فایل‌های موضوعی برای نشانه‌گذاری Cross-Reference

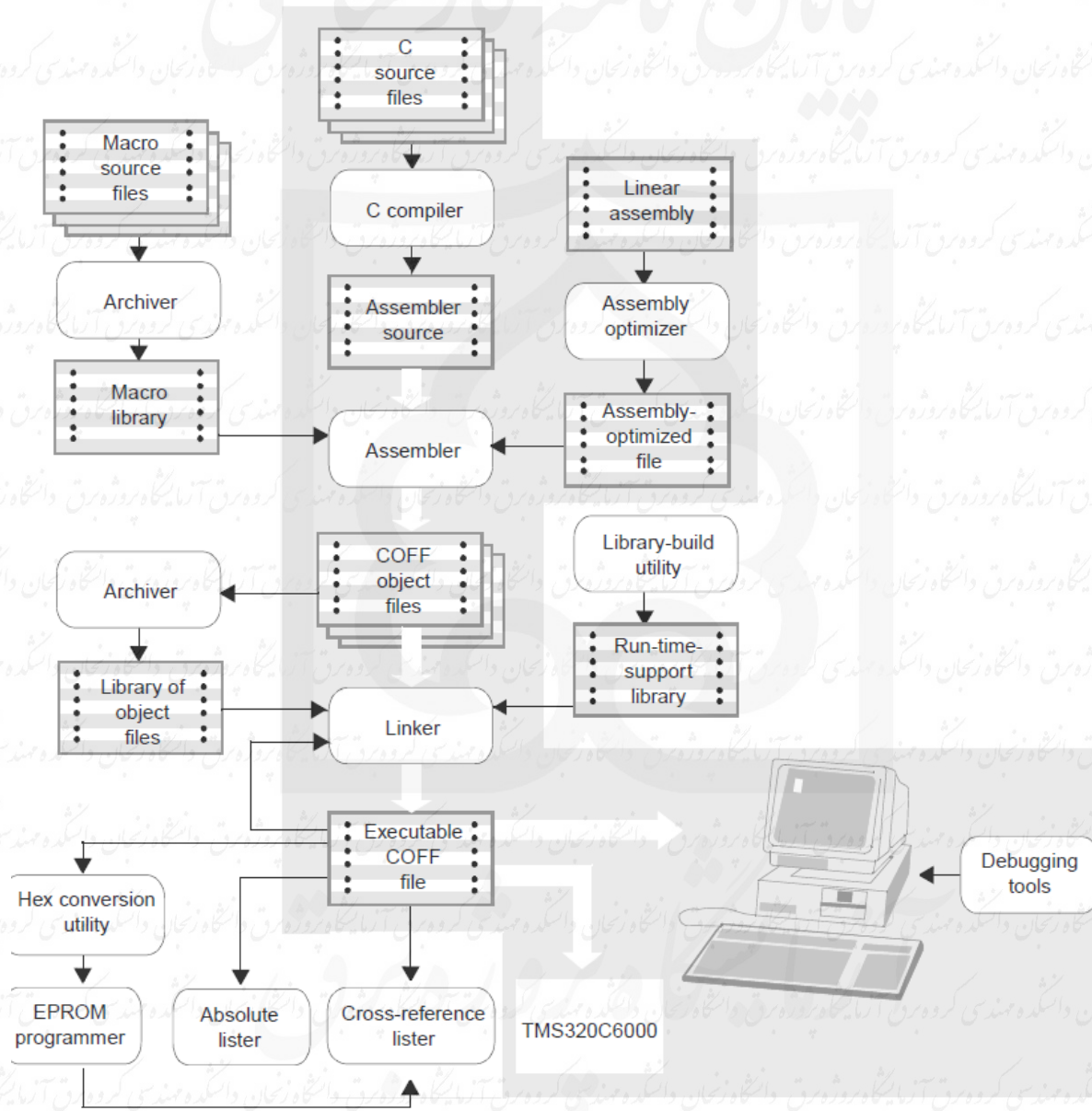
توضیح آنها و سورس آنها در سورس فایل‌ها استفاده می‌کند.

Absolute-Lister: فایل های موضوعی مرتبط را به عنوان ورودی قبول می کند و فایل های

x.abs به عنوان خروجی تولید می کند. فایل های abs. برای تولید یک لیست که حاوی آدرس

های مستقیم بیشتری نسبت به آدرس های انتصابی می باشد، استفاده می شود. بدون این قسمت

تولید چنین لیستی طاقت فرساست و کارهای دستی زیادی نیاز دارد.



۱-۳-۱ IDE استودیو کدننگار:

این بخش به منظور تصحیح، ساخت و عیب‌یابی برنامه مرجع DSP ساخته شده است.

۱-۳-۱ ویژگی‌های تصحیح کد برنامه:

کدننگار به شما اجازه‌ی تصحیح سورس کد C و اسمبلی را فراهم می‌کند. شما هم‌چنین می‌توانید کد C را به همراه اسمبلی نیز مشاهده فرمایید.

```

Volume.c
/*
 * ===== main =====
 */
Void main()
00001780 01BC94F6 STW.D2 B3,*SP--[0x4]
{
LOG_printf(&trace,"volume example started\n");
00001784 00031610 B.S1 LOG_printf
00001788 00000000 NOP
0000178C 02037A2A MVK.S2 0x6F4,B4
00001790 018BD62A MVK.S2 0x17AC,B3
00001794 0240006B MVK.LH.S2 0x8000,B4
00001798 0203A829 || MVK.S1 0x750,A4
0000179C 00000000 || NOP
000017A0 023C22F7 STW.D2 B4,*+SP[0x1]
000017A4 0180006B || MVK.LH.S2 0x0,B3
000017A8 02400068 || MVK.LH.S1 0x8000,A4

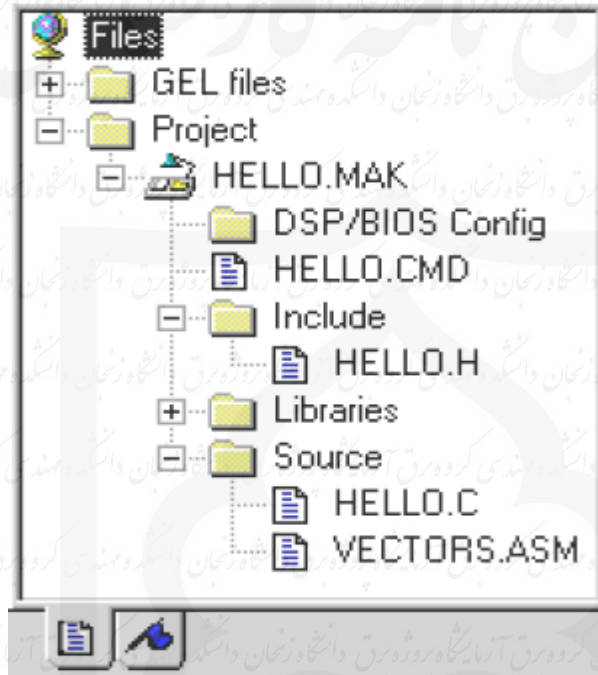
RTDX_enableInput(&control_channel);
000017AC 0001C510 B.S1 RTDX_enableIn
    
```

تصحیح‌گر مجتمع برای فرآیندهای زیر استفاده می‌شود:

- برجسته کردن کلمات کلیدی، توضیحات و رشته‌ها به صورت رنگی.
- علامت گذاری بلوک های C در پرانتزها و براکت ها، پیدا کردن ، تطابق یا انتقال پرانتزها و کروشه ها.
- اضافه و کم کردن فاصله خطوط و مشخص کردن نقطه ی سربرگ.
- پیدا کردن و جایگزینی یک یا چند فایل، پیدا کردن نمونه قبلی و بعدی و جستجوی سریع.
- Undo و Redo کردن چند عمل.
- استفاده از کمک حساس به متن.
- تطابق انتخاب‌های دستورات صفحه کلید.

۱-۳-۲ ویژگی ساخت برنامه کاربردی:

در کدننگار شما می‌توانید یک برنامه را توسط اضافه نمودن فایل‌ها به یک پروژه تولید کنید. فایل پروژه برای ساخت یک برنامه کاربردی استفاده می‌شود. فایل‌های داخل یک پروژه می‌توانند شامل فایل‌های با مرجع C، مرجع اسمبلی، فایل‌های موضوعی، کتابخانه‌ها، فایل‌های دستوری اتصال (Linker Command) و فایل‌های جامع باشند.



شما می‌توانید از یک پنجره برای تصریح گزینه‌های مورد استفاده حین کامپایل، اسمبل و اتصال گروه یک پروژه بهره ببرید.

با استفاده از یک پروژه، کدننگار می‌تواند یک ساخت کلی یا یک ساخت تدریجی تولید کند و همچنین می‌تواند فایل‌های تکی را کامپایل کند. همچنین می‌تواند فایل‌ها را به منظور تولید یک گروه درخت وابستگی برای یک فایل جامع برای کل پروژه تولید کند.

امکانات ساخت کدننگار می‌تواند به عنوان ساخت فایل‌ها به شیوه سنتی نیز استفاده شود.

۱-۳-۳ ویژگی عیب‌یابی برنامه:

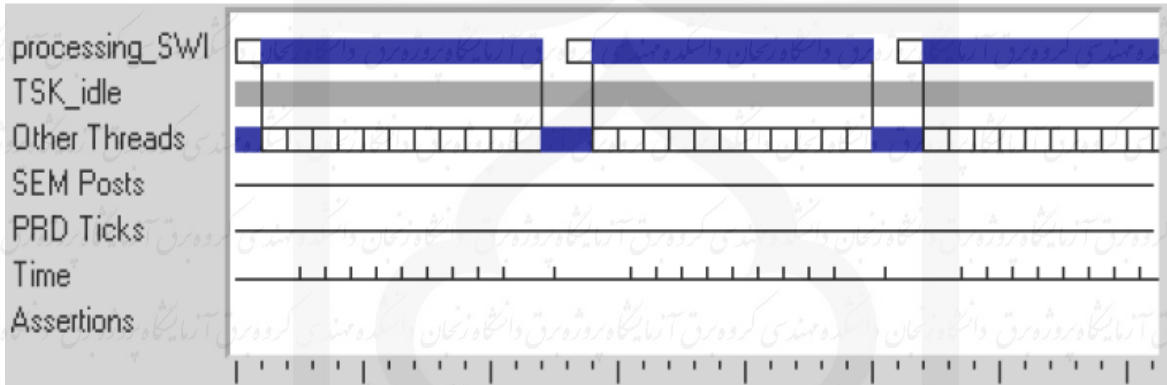
کدننگار از فعالیت‌های عیب‌یابی زیر پشتیبانی می‌کند.

□ ایجاد نقطه شکست (Breaking point) با یک سری از تنظیمات گام.

۱-۴ اتصالات DSP/Bios:

در طول فاز آنالیز توسعه نرم افزار ویژگی های خطایابی سنتی برای تشخیص مشکلات ریز که از فعل و انفعالات وابسته به زمان به وجود می آیند، غیرفعال می باشد.

اتصالات کدننگار توسط پشتیبانی DSP/Bios همچون آنالیزهای بلادرنگ پشتیبانی می شود. شما می -
توانید از آنها برای کاوش بصری، دنباله روی و نظارت بر یک برنامه DSP با کمترین تاثیر روی اجرای بلادرنگ بهره مند شوید. برای مثال، گراف اجرایی نشان داده شده در شکل زیر یک توالی که در آن برنامه های مختلف به صورت رشته ای اجرا شدند را نشان می دهد.



DSP/Bios API توانایی های آنالیز بلادرنگ زیر را نشان می دهد:

دنباله روی برنامه (Trace): نمایش رویداد های نوشته شده در گزارشات مرجع و بازخورد دینامیک کنترل جریان در طول اجرای برنامه.

نظارت بر اجرا: پیگیری آمار و ارقام که استفاده از منابع مرجع را بازتاب می کند. همچون بارگذاری پردازنده و زمان بندی رشته ای.

جریان سازی فایل: اتصال فایل های موضوعی I/O متعلق به برد مرجع به فایل های میزبان.

DSP/Bios یک زمان بند بر پایه اولویت را که می توانید در برنامه استفاده کنید فراهم می آورد.

این زمان بند یک اجرای پریودیک از توابع و رشته های چند اولییتی را نشان می دهد.

۱-۴-۱ پیکربندی DSP/Bios:

شما می‌توانید فایل‌های پیکربندی در محیط کدنگار که فایل‌های موضوعی مورد استفاده در DSP/Bios API را توصیف می‌کند، ایجاد نمایید. این فایل می‌تواند نگاشت حافظه و نگاشت پیکانی سخت افزار ISR را ساده کند و لذا ممکن است این بخش در استفاده از DSP/Bios API مورد استفاده قرار گیرد.

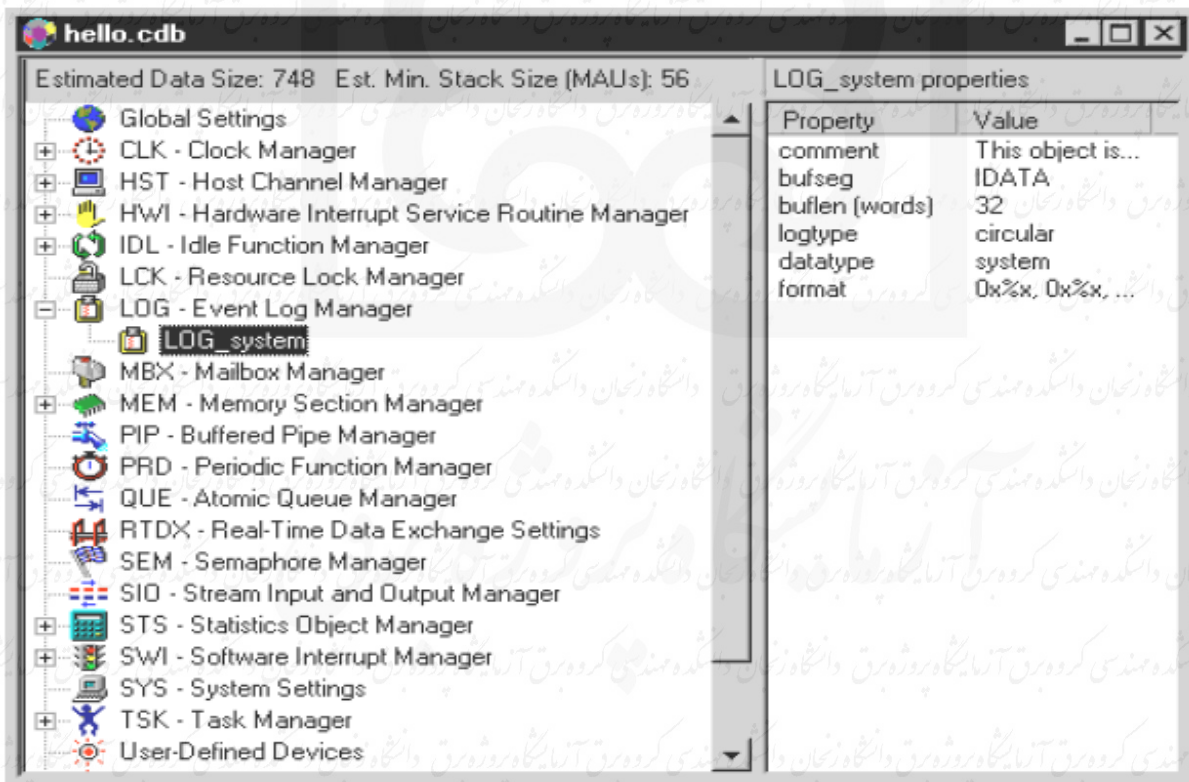
یک فایل پیکربندی دو نقش را ایفا می‌کند.

□ اجازه‌ی استفاده از پارامترهای جامع در هنگام اجرا را فراهم می‌نماید.


□ این فایل‌ها به عنوان یک تصحیح بصری برای تولید و ایجاد ویژگی‌هایی برای فایل‌های موضوعی در حال اجرا که در فراخوانی‌های برد مرجع DSP/Bios API به کار می‌رود، مورد استفاده قرار می‌-

گیرد. این فایل‌های موضوعی شامل وقفه‌های نرم‌افزاری، خطلوله‌های I/O و گزارشات رویدادها می‌باشد.

اگر شما یک فایل پیکربندی در کدنگار ایجاد کنید یک پنجره همچون شکل زیر ایجاد می‌شود:

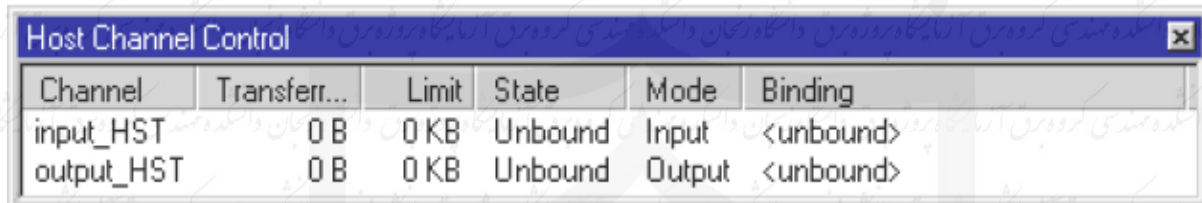


۷-۸ اجرای برنامه اصلاح شده

۱) Project → Rebuild All را انتخاب نموده و یا روی کلید  (بازسازی کلی) در نوار ابزار کلیک نمایید.

۲) File → Load Program را انتخاب نمایید، برنامه‌ی تازه‌بازسازی‌شده را انتخاب نمایید (hostio.out) و آن را باز کنید.

۳) Tools → DSP/Bios → Host Channel را انتخاب نمایید. کنترل کانال میزبان فایل‌های پروژه را در موضوعی HST را لیست می‌نماید و به شما اجازه‌ی اتصال آنها به فایل‌های روی کامپیوتر میزبان و شروع و پایان کانال‌های آن داده می‌شود.



Channel	Transferr...	Limit	State	Mode	Binding
input_HST	0 B	0 KB	Unbound	Input	<unbound>
output_HST	0 B	0 KB	Unbound	Output	<unbound>

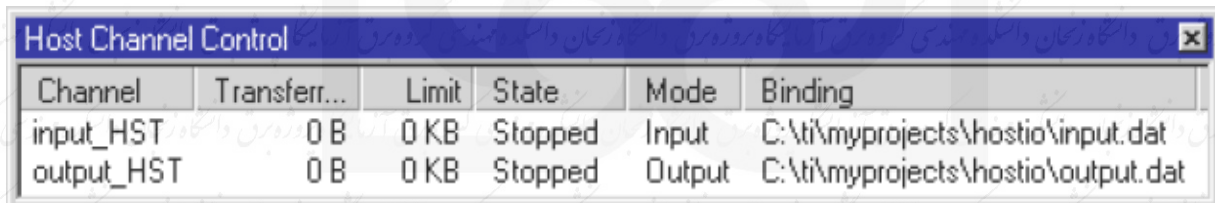
۴) Debug → Run را انتخاب نمایید و یا دکمه‌ی  (اجرا) را فشار دهید.

۵) روی کانال input_HST راست کلیک نمایید و گزینه‌ی Bind را انتخاب کنید.

۶) فایل input.dat را در پوشه‌ی کاری انتخاب کنید و گزینه‌ی Bind را انتخاب کنید.

۷) روی کانال output_HST راست کلیک نمایید و Bind را انتخاب کنید.

۸) Output.dat را در نام فایل تایپ نمایید و Bind را کلیک نمایید.




Channel	Transferr...	Limit	State	Mode	Binding
input_HST	0 B	0 KB	Stopped	Input	C:\ti\myprojects\hostio\input.dat
output_HST	0 B	0 KB	Stopped	Output	C:\ti\myprojects\hostio\output.dat

۹) روی کانال input_HST راست کلیک نمایید و Start را انتخاب کنید.

۱۰) روی کانال output_HST راست کلیک کرده و Start را انتخاب کنید. توجه کنید که ستون

Transferred انتقال داده را نشان می‌دهد.

۱۱) وقتی که داده انتقال یافت دکمه‌ی  (توقف) در نوار ابزار را کلیک نمایید و یا دکمه‌ی shift F5 را

فشار دهید.